Національний технічний університет України

«Київський політехнічний інститут імені Ігоря Сікорського»

Факультет інформатики та обчислювальної техніки

Кафедра обчислювальної техніки

Комп’ютерна логіка

ЛАБОРАТОРНА РОБОТА №5

«Синтез цифрових автоматів на тригерах»

Виконав:

Студент групи ІО-64

Бандурін В. Ю.

Залікова книжка № 6402

Перевірив:

Верба О. А.

Київ

2016 р.

|  |  |  |  |
| --- | --- | --- | --- |
| *h*8 | *h*4 | *h*2 | Порядок з'єднання фрагментів |
| 0 | 0 | 1 | 1, 4, 2 |

|  |  |  |  |
| --- | --- | --- | --- |
| *h*8 | *h*7 | *h*3 | Послідовність логічних умов |
| 0 | 0 | 0 |  |

|  |  |  |  |
| --- | --- | --- | --- |
| *h*9 | *h*4 | *h*1 | Послідовність вихідних сигналів |
| *1* | *0* | *0* |  |

|  |  |  |
| --- | --- | --- |
| *h*6 | *h*2 | Сигнал, тривалістю 2*t* |
| *0* | *1* |  |
| *h9* | *h4* | Тип тригерів |
| *1* | *0* | JK |

|  |  |
| --- | --- |
| *h*1 | Тип автомата |
| *0* | Мілі |

|  |  |  |  |
| --- | --- | --- | --- |
| *h*3 | *h*2 | *h*1 | Логічні елементи |
| *0* | *1* | *0* | 3АБО, 4І, НЕ |